

भारत सरकार :: अंतरिक्ष विभाग GOVERNMENT OF INDIA : DEPARTMENT OF SPACE इसरो उपग्रह केन्द्र, बेंगलूरु ISRO SATELLITE CENTRE, BENGALURU

परोक्षा परितका/Test Booklet

लिखित परीक्षा की तिथि / Date of Written Test	20.08.2017 (रविवार / Sunday)
ट्रेड / Trade	तकनीकी सहायक (इलेक्ट्रॉनिक्स)
	Technical Assistant (Electronics)
लिखित परीक्षा की अवधि / Duration of Written Test	09.30Hrs to 11.00Hrs
प्रश्नों की संख्या/ No. of questions	60
उत्तर पुस्तिका में पृष्ठों की संख्या (कवर पेज सहित)	18
No. of pages in the booklet (including cover page)	

परीक्षार्थियों के लिए अनदेश / Instructions to the Candidates

- यह प्रश्न-पत्र, परीक्षा-पुस्तिका के रुप में हैं। सभी परीक्षार्थियों का मूल्यांकन समरुपी प्रश्नों पर होगा।
 The question paper is in the form of test booklet. All candidates will be assessed on identical questions.
- 2. OMR शीट पर अनुदेशों को ध्यानपूर्वक पढ़िए। OMR शीट पर रंगने और अपने उत्तरों को चिहिनत करने के लिए केवल बॉल पाइन्ट कलम (काला या नीला) से ही लिखें।

Read the instructions on the OMR sheet carefully. Use only Ball Point Pen (Black or Blue) for writing/ shading/ bubble on OMR sheet and marking your answers.

- 3. उत्तरों के लिए, सभी प्रत्याशियों को कार्बन इम्प्रेशन के एक अलग OMR उत्तर शीट दिया जाएगा। परीक्षा की समाप्ति पर, ऊपर के परफोरेशन चि किनारे ओएमआर उत्तर शीट को काटना है तथा निरीक्षक को मूल ओएमआर शीट को वापस करके, छायाप्रति को अपने पास रखें। A separate OMR answer sheet with carbon impression is provided to all the candidates for answering. On completion of the te the OMR Answer sheet along the perforation mark at the top and handover the original OMR answer sheet to the invigilator and , this duplicate copy with you.
- प्रत्येक विषयपरक प्रश्न के लिए विषय और/या जहाँ भी आवश्यक ही वहाँ बहु उत्तर विकल्पों (A), (B), (C) और (D) के साथ चित्र दिए जाएंगे। उनमें से केवल एक की सही होगा।
 - Each objective question is provided with a text and/or figures wherever applicable with multiple answer choices (A), (B), (C) and (D). Only one of them is correct.
- 5. सभी वस्तुनिष्ठ प्रकार के प्रश्नों के सहीं उत्तर के लिए तीन अंक, उत्तर न देने पर शून्य होगा और गलत उत्तर के लिए एक अंक काटा जाएगा। किसी प्रश्न के लिए बहु उत्तर देना गलत उत्तर माना जाएगा।
 - All objective type questions carry equal marks of THREE for a correct answer, ZERO for no answer and MINUS ONE for wrong answer. Multiple answers for a question will be regarded as a wrong answer.
- 6. प्रश्न पुस्तिका की दाहिनी ओर ऊपर के किनारे पर <u>A</u> या <u>B</u> या <u>C</u> या <u>D</u> चिहिनत किया गया है, जिसे OMR शीट पर, डिब्बे या बबल में लिखना अनिवार्य है। ऐसा न करने पर, उत्तर-पुस्तिका का मूल्यांकन नहीं किया जाएगा।
 - Question booklets have been marked with \underline{A} or \underline{B} or \underline{C} or \underline{D} on the right hand top corner, which is mandatory to be written on the OMR sheet in the box and bubble appropriately, failing which, the answer sheet will not be evaluated.
- 7. पुस्तिका में उपलब्ध जगह को आवश्यकता के अनुसार कच्चे काम के लिए उपयोग किया जा सकता है। अलग से शीट नहीं दिया जाएगा। Space available in the booklet could be used for rough work, if required. No separate sheet will be provided.
- 8. उपस्थिति शीट पर हस्ताक्षर करने से पहले, परीक्षार्थी को उपस्थिति शीट पर पुस्तिका कोड लिखना होगा। परीक्षार्थी को अपने नाम के सामने ही हस्ताक्षर करने होंगे।
 - Before signing the attendance sheet, the candidate should write the Booklet Code in the attendance sheet. Candidates should sign against THEIR names only.
- 9. परीक्षा के अंत में (1) फोटो चिपके लिखित परीक्षा कॉल लेटर और (2) मूल OMR उत्तर शीट निरीक्षक को वापस करना है तथा किसी भी परिस्थिति में उसे परीक्षार्थी द्वारा बाहर नहीं ले जाना चाहिए।
 - At the end of the test (1) Written test Call Letters(s) with photograph pasted on it and (2) Original OMR Answer Sheet shall be returned to the invigilator and shall not be carried by the candidate under any circumstances.

Sl. No.	Questions
1	यदि कुंडली में टर्न्स की संख्या को उसी लंबाई तथा क्षेत्र में द्विगुणित किया जाता है तो प्रेरकता L होगी If the number of turns in a coil is doubled in the same length and area, the inductance L will
	(A) दुगुना / double (B) चौगुना / quadruple (C) समान रहता है / remains the same (D) आधा होता है / be cut in half
2.	120 Ω के समान प्रतिरोध R_{eq} को प्राप्त करने के लिए 360 Ω प्रतरोध के साथ समानांतर में कितने प्रतिरोधों को जोड़ना होगा? How much resistance must be connected in parallel with a 360 Ω resistor to obtain an equivalent resistance R_{eq} of 120 Ω ? (A) 180 Ω (B) 460 Ω (C) 1.8 $k\Omega$ (D) 320 Ω
3	L के निर्धारित मान के साथ एक LC परिपथ के अनुनादी आवृत्ति को दुगुना करने के लिए, धारिता को करना चाहिए To double the resonant frequency of an LC circuit with a fixed value of L, the capacitance must be (A) एक चौथाई कम करना / reduced by one quarter (B) आधा कम करना / reduced by one-half (C) दुगुना करना / doubled (D) चौगुना करना / quadrupled

	4	प्रत्यावर्तन धारा या वोल्टता का मूल्य जिसका तापन प्रभाव dc के मान के अनुरूप समान
	:	तापन प्रभावी होता है, को कहते हैं
		The value of alternating current or voltage that has the same heating effect as
		a corresponding dc value is known as
İ		
		(A) शिखर मान / peak value
		(B) शिखर से शिखर तक का मान / peak to peak value
		(C) औसतन मान / average value
ļ		(D) rms मान / rms value
	5	500 Hz की माडुलन आवृत्ति तथा 10 kHz की आवृत्ति विचलन सिहत एक आवृत्ति
	1	माडुलित संकेत में माडुलन सूचकांक क्या है?
		What is the modulation index in a frequency modulated signal with a
		modulating frequency of 500 Hz and frequency deviation of 10 kHz?
		(A) 10
		(B) 20
		(C) 25 .
		(D) 50
	6	बैटरी सेल से शृंखला में जुड़े हैं।
		Battery cells are connected in series to
l		
ļ		(A) धारा क्षमता बढाने हेतु / increase the current capacity
		(B) आऊटपुट वोल्टता को बढाने हेतु / increase the output voltage
		(C) आंतरिक प्रतिरोधता को कम करने हेतु / decrease the internal resistance
		(D) आऊटपुट वोल्टता को कम करने हेतु / decrease the output voltage
	7	नॉट्च फिल्टर है
	•	Notch filter is
		NOTON INTER 15
		(A) बैंडपारक फिल्टर / Band pass filter
		(B) निम्न पारक फिल्टर / Low pass filter
		(C) उच्च पारक फिल्टर / High pass filter
		(D) बैंड वर्जक फिल्टर / Band stop filter
İ		(1) 40 40 11 11 10 10 10 10 10 10 10 10 10 10 10

8	एक अंतरण प्रवर्धक में 100 के विभेदी लब्धि A _d तथा 0.1 के सामान्य विधा लब्धि A _c हैं।
	उसका CMRR क्या है?
	A differential amplifier has a differential gain A _d of 100 and common mode
	gain A _c of 0.1. What is its CMRR?
	(A) 10 dB
	(B) 20 dB
	(C) 30 dB
	(D) 60 dB
9	यदि साइन तरंग में 40 µs की अवधि T है तो इसकी आवृत्ति होगी
	If a Sine wave has a period T of 40 μs, its frequency is
	(A) 40 kHz
	(B) 250 kHz
	(C) 25 kHz
	(D) 2.5 kHz
	·
10	एक संधारित जो अपने प्लेट के साथ 10 वोल्ट्स के 100 μC के आवशेन को भंडारित कर
	सकता है तो इसकी धारिता का मान होगा
	A capacitor that can store 100 μC of charge with 10V across its plates has a
	capacitance value of
	·
	(A) 0.01 μF
	(B) 0.1 μF
	(C) 10.0 μF
	(D) 1.0 μF
11	HDTV के लिए अभिमुखता अनुपात है
	Aspect ratio for HDTV is
	A POST TATO TO THE TV TO
	(A) 3:2
:	(B) 4:3
	(C) 2:1
	(D) 16:9

Question	Booklet	Series	-B
----------	---------	--------	----

12	एक FET में अंतरचालकत्व, इनपुट वोल्टता किस तरह प्रभावी रूप से का नियंत्रण
	करता है
	Transconductance in a FET indicates how effectively the input voltage controls
	the
	(A) आऊटपुट धारा / Output current
	(B) इनपुट प्रतिरोधकता / Input Resistance
	(C) आपूर्ति वोल्टता / Supply voltage
	(D) वोल्टता लब्धि / Voltage gain
	20 22 22 22 22 22 22 22 22 22 22 22 22 2
13	वोल्टता नियामक के रूप में किस डयोड का उपयोग किया जाता है?
	Which diode is used as a voltage regulator?
•	Company to the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the design of the d
	(A) पिन डयोड / PIN diode
	(B) वेराक्टर डयोड / Varactor diode
	(C) जीनर डयोड / Zener diode
	(D) ਟਜਕ ਭੂਧੀਤ / Tunnel diode
14	सी.एम.ओ.एस. के मुख्य लाभ, इसकी हैं
	The main advantage of CMOS is its
	(A) उच्च ऊर्जा श्रेणी / High power rating
	(B) लघु संकेत प्रचालन / Small signal operation
	(C) स्विचन क्षमता / Switching capability
	(D) निम्न ऊर्जा खपत / Low power consumption
L	
15	सिलिकॉन नियंत्रित दिष्टकारी (SCR) को सामान्यतः द्वारा चालू किया जाता है
	Silicon Controlled Rectifier (SCR) is usually turned on by
	(A) ब्रेक ओवर / break over
	(B) गेट ट्रिगर / gate trigger
	(C) ब्रेकडाऊन / breakdown
	(D) धारा को धारण करते हुए / holding current

16	सिलिकॉन परिशोधक डयोड की तुलना में, LED में हैं
	As compared to a silicon rectifier diode, an LED has a
	(A) निम्नतर अग्र वोल्टता तथा उच्चतर ब्रेकडाऊन वोल्टता/
	lower forward voltage and higher breakdown voltage
	(B) निम्नतर अग्र वोल्टता तथा निम्नतर ब्रेकडाऊन वोल्टता।
	lower forward voltage and lower breakdown voltage
	(C) उच्चतर अग्र वोल्टता तथा उच्चतर ब्रेकडाऊन वोल्टता/
	higher forward voltage and higher breakdown voltage
	(D) उच्चतर अग्र वोल्टता तथा निम्नतर ब्रेकडाऊन वोल्टता
	higher forward voltage and lower breakdown voltage
17	पराध्वनिक नैदानिक प्रतिबिंबन विशिष्ट रूप के आवृत्ति रेंज से विशिष्ट रूप में
	उपयोग करता है
	Ultrasonic diagnostic imaging typically employs a frequency range from
	, , , , , , , , , , , , , , , , , , ,
	(A) 1 kHz to 15 kHz
	(B) 1 MHz to 15 MHz
	(C) 1 Hz to 100 Hz
	(D) 1 GHz to 15 GHz
1.0	THE POWER OF THE WAY
18	मनुष्य के आँखों की दृष्टि सातत्य हैं
	Persistence of vision in a human eye is
	(A) एक मिनट के 1/16वाँ / 1/16 th of a minute
	(A) एक सेकेंड के 1/16वाँ / 1/16 th of a second
	(C) एक मिनट के 1/6वाँ / 1/6 th of a minute
	(D) एक सेकेंड का 1/6वाँ / 1/6 th of a second
	(B) CIP CIPS 4II 1704II 7 170 OF a Second
19	रक्तदाबमापी को के लिए उपयोग किया जाता है
	Sphygmomanometer is used
	(A) ब्लड शुगर की जाँच करने / for checking blood sugar
,	(B) रक्त दाब की जाँच करने / for checking blood pressure
i	
	(C) हृदय की धडकन की जाँच करने / for checking heart beat

20	कमरे के तापमान पर एक सिलिकान डयोड के अवरोध विभव क्या है?		
-	What is the barrier potential of a silicon diode at room temperature?		
	(A) 1.0 V		
	(B) 0.3 V		
	(C) 0.7 V		
	(D) 1.2 V		
21	एक गोला के व्यास के मापन में यदि बुटि 1% है तो उसके आयतन में मापन की बुटि		
	होगी		
	If the error in the measurement of the radius of a sphere is 1%,		
	then the error in the measurement in its volume is		
	and the street with the street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street street		
	(A) 1%		
	(B) 3%		
	(C) 6%		
	(D) 9%		
22	नार्टन प्रमेय कहता है कि टर्मिनल के युग्म से जुड़े हुए समग्र नेटवर्क को से		
	विस्थापित किया जा सकता है।		
	Nortan Theorm states that an entire network connected to a pair of terminals		
	can be replaced with		
	(A) समानांतर में एकल वोल्टता स्रोत के साथ एकल प्रतिरोधकता		
	a single voltage source in parallel with a single resistance		
	(B) समानांतर में एकल धारा स्रोत के साथ एकल प्रतिरोधकता		
	a single current source in parallel with a single resistance		
	(C) श्रृंखला में वोल्टता स्रोत के साथ एकल प्रतिरोधकता		
	a single voltage source in series with a single resistance		
	(D) श्रृंखला में एकल धारा के साथ एकल प्रतिरोधकता		
	a single current source in series with a single resistance		
23	एक वास्तविक संकेत, सम संकेत तब कहलाएगा जब		
	A real signal is said to be even signal if		
	$(A) g(t) = 2 \times g(t)$		
	(B) g(t) = -g(t)		
I	(C) a(t) = a(-t)		
	(C) $g(t) = g(-t)$ (D) $g(t) = g(t) \times g(t)$		

24	प्रकाश के कण की प्रकृति को किस परिघटना द्वारा अत्युत्तम रूप से स्पष्ट किया गया है?
	Which phenomenon is best explained by the particle nature of light?
	(A) डॉप्लर प्रभाव / Doppler effect
1	(B) ध्रुवीकरण / Polarization
	(C) प्रकाश विद्युतकीय प्रभाव / Photoelectric Effect
	(D) विवर्तन / Diffraction
25	PCM माडुलेशन का सही अन्क्रम है
-	
	The correct sequence of PCM modulation is
	(A) Traffer III III at a constitute a constitute and the
	(A) राशीकरण, प्रतिचयन, कोडन / quantizing, sampling, encoding
	(B) राशीकरण, कोडन, प्रतिचयन / quantizing, encoding, sampling
	(C) प्रतिचयन, राशीकरण, कोडन / sampling, quantizing, encoding
	(D) कोडन, प्रतिचयन, राशीकरण / encoding, sampling, quantizing
26	एक स्पेक्ट्रमी विश्लेषक का विभेदन बैंड विस्तार, उसके करने की क्षमता है
	Resolution Bandwidth of a Spectrum Analyser is its capability
	(A) लघुतम संकेत आवृत्ति पृथकन का विघटन/
	to resolve smallest signal frequency separation
	(B) लघुतम संकेत आयाम के अंतर का विघटन/
	to resolve smallest signal amplitude difference
	(C) लघुतम संकेत चरण अंतर का विघटन/
	to resolve smallest signal phase difference
,	(D) लघुतम समयावधि अंतर का विघटन/
	to resolve smallest time period difference
27	त्रुटि संसूचन तथा संशोधन के द्वारा किया जाता है
	Error detection and correction is done
	(A) उसे समकारक द्वारा वाहित करने / by passing it through equalizer
	(B) फिल्टर द्वारा उसे पार कराने / by passing it through filter
	(C) संकेत को प्रवर्धित करते हुए / by amplifying the signal
	(D) अपने अतिरिक्ता बिटों को जोड़ते हुए / by adding redundancy bits

Question	Booklet	Series	-8
UUCSHOII	DOOME	201103	\sim

28	अपने नमूनीकृत रूपांतर के स्पेक्ट्रमी में निम्नतर आवृत्ति परक जैसे दिखनेवाले संकेत g(t)
	के स्पेक्ट्रमी में उच्चतर आवृत्तियों के कुछ परिघटना को कहते हैं
	The phenomenon of some of the higher frequencies in the spectrum of the
	signal g(t) appearing as lower frequencies in the spectrum of its sampled
	version is called
	·
	(A) विरूपण / distortion
İ	(B) डिथरिंग / dithering
	(C) उपनामित / aliasing
	(D) क्वांटमीकरण रव / quantization noise
29	फोटॉन की ऊर्जा अपने के साथ प्रत्यक्ष रूप से परिवर्तित होती है
2)	· ·
	The energy of a photon varies directly with its
	(A) PHART / froguency
	(A) आवृत्ति / frequency
	(B) तरंगदैर्घ्य / wavelength
	(C) गहनता / intensity
	(D) रेस्ट मॉस (विश्राम द्रव्यमान) / rest mass
30	किसी एक मापित मान तथा मापनों की शृंखलाओं के अंकगणितीय औसत को कहते हैं।
	The difference between any one measured value and the arithmetic mean of a
	series of measurements is termed as
	(A) विभेदन / Resolution
	(A) विभेदन / Resolution (B) परिशुद्धता / Precision
	(A) विभेदन / Resolution (B) परिशुद्धता / Precision (C) विचलित / Deviation
	(A) विभेदन / Resolution (B) परिशुद्धता / Precision
	(A) विभेदन / Resolution (B) परिशुद्धता / Precision (C) विचलित / Deviation (D) यथार्थता / Accuracy
31	(A) विभेदन / Resolution (B) परिशुद्धता / Precision (C) विचलित / Deviation (D) यथार्थता / Accuracy कोड जिसमें प्रत्येक दशमलव अंक को 4 द्विआधारी बिट समूह द्वारा निरूपित किया जाता है
31	(A) विभेदन / Resolution (B) परिशुद्धता / Precision (C) विचलित / Deviation (D) यथार्थता / Accuracy कोड जिसमें प्रत्येक दशमलव अंक को 4 द्विआधारी बिट समूह द्वारा निरूपित किया जाता है जिसे कहते है
31	(A) विभेदन / Resolution (B) परिशुद्धता / Precision (C) विचलित / Deviation (D) यथार्थता / Accuracy कोड जिसमें प्रत्येक दशमलव अंक को 4 द्विआधारी बिट समूह द्वारा निरूपित किया जाता है जिसे कहते है A code in which each decimal digit is represented by a group of 4 binary bits
31	(A) विभेदन / Resolution (B) परिशुद्धता / Precision (C) विचलित / Deviation (D) यथार्थता / Accuracy कोड जिसमें प्रत्येक दशमलव अंक को 4 द्विआधारी बिट समूह द्वारा निरूपित किया जाता है जिसे कहते है
31	(A) विभेदन / Resolution (B) परिशुद्धता / Precision (C) विचित्तत / Deviation (D) यथार्थता / Accuracy कोड जिसमें प्रत्येक दशमलव अंक को 4 द्विआधारी बिट समूह द्वारा निरूपित किया जाता है जिसे कहते है A code in which each decimal digit is represented by a group of 4 binary bits is
31	(A) विभेदन / Resolution (B) परिशुद्धता / Precision (C) विचलित / Deviation (D) यथार्थता / Accuracy कोड जिसमें प्रत्येक दशमलव अंक को 4 द्विआधारी बिट समूह द्वारा निरूपित किया जाता है जिसे कहते है A code in which each decimal digit is represented by a group of 4 binary bits is (A) BCD (बाइनरी कोडेड डेसिमल) / BCD (Binary Coded Decimal)
31	(A) विभेदन / Resolution (B) परिशुद्धता / Precision (C) विचलित / Deviation (D) यथार्थता / Accuracy कोड जिसमें प्रत्येक दशमलव अंक को 4 द्विआधारी बिट समूह द्वारा निरूपित किया जाता है जिसे कहते है A code in which each decimal digit is represented by a group of 4 binary bits is (A) BCD (बाइनरी कोडेड डेसिमल) / BCD (Binary Coded Decimal) (B) ग्रे कोड / Gray code
31	(A) विभेदन / Resolution (B) परिशुद्धता / Precision (C) विचलित / Deviation (D) यथार्थता / Accuracy कोड जिसमें प्रत्येक दशमलव अंक को 4 द्विआधारी बिट समूह द्वारा निरूपित किया जाता है जिसे कहते है A code in which each decimal digit is represented by a group of 4 binary bits is (A) BCD (बाइनरी कोडेड डेसिमल) / BCD (Binary Coded Decimal)

32	8-बिट डाटा बस तथा 8 बिट पता बस अधिकतम का भंडारण कर सकता है।
	A memory with 8-bit data bus and 8-bit address bus can store a maximum of
ļ.	
	(A) 256 बाइट्स / 256 bytes
	(B) 256 बिट्स / 256 bits
	(C) 1K बाइट्स / 1K bytes
	(D) 512 बाइट्स / 512 bytes
33	\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\
	VHDL में 'ASSERT' विवरण का प्रयोग के लिए किया जाता है
	In VHDL, 'ASSERT' statement is used for
	(A) फ्लिप फ्लॉप की घोषणा के लिए / declaring flip flops
	(B) माड्यूल के अनुकरण के दौरान रिपोर्टिंग चेतावनी तथा त्र्टि संदेश के लिए
	reporting warnings and error messages during simulation of model
	(C) VHDL कोड का संश्लेषण / synthesis of VHDL code
	(D) डिजाइन का स्थान एवं नियत / place and route of design
	(e) isolital an early blace and loate of design
34	संसाधित्र आधारित प्रणाली में उच्च गति के समष्टि आंकडों के लिए सामान्य रूप से प्रयोग
	की जाने वाली पद्धति है
	For high speed bulk data transfer in processor based system commonly used
	method is
	(A) DMA (डाइरेक्ट मेमोरी एक्सेस) / DMA (Direct Memory Access)
	(B) बाधित नियंत्रण / Interrupt control
	(C) पोलिंग / Polling
	(D) निष्पादन रजिस्टर के जरिए आंकडा अंतरण
	Data transfer through execution register
2.5	
35	सूक्ष्म संसाधित्र में, 'पाइपलाइनिंग' शब्द का अर्थ है
	In a microprocessor, the term 'pipelining' refers to
	(A) पता को डिकोडिन करना / address decoding
	(A) पता का IsanIsa करना / address decoding (B) मेमोरी लिखना / memory writes
	(C) धारा अनुदेश के निष्पादन के समय अगले अनुदेश को प्राप्त करना
	fetching next instruction while the current instruction is executed
	(D) आभासी मेमोरी पता / virtual memory addressing
	(2) Shansh vient atti / virtual memory addressing
- 1	

36	RS232 एक / RS232 is a
	(A) आंकडा संचार के लिए सीरियल बस / serial bus for data communication (B) आंकडा संचार के लिए समानांतर बस / parallel bus for data communication (C) मोडम / MODEM
	(D) बाधित नियंत्रण / interrupt controller
37	VHDL कोड में एंटिटी की घोषणा का विवरण देता है
	Entity declaration in VHDL code describes
	(A) माइ्यूल की वास्तुकला / architecture of the module
	(B) माड्यूल के कालाविध की व्यावहारिकता / timing behaviour of the module
	(C) माड्यूल का बाहरी दृष्य/अंतरापृष्ठ / external view/interface of the module
	(D) माइ्यूल में अधिकतम प्रसारण में विलम्ब / maximum propagation delay in the
	module
38	काउंटर डिजाइन के लिए प्रयोग किए जाने वाले फ्लिप फ्लॉप का प्रसारण, विलंब बृहत रूप से के प्रचालन की गति को प्रभावित करता है
	Propagation delay of flip flops used for counter design largely affects the speed of operation of
	(A) अतुल्यकालिक (तरंग) काउन्टर / asynchronous (ripple) counter
	(B) तुल्यकालिक अप काउन्टर / synchronous up counter
	(C) तुल्यकालिक डाउन काउन्टर / synchronous down counter
	(D) तुल्यकालिक अप डाउन काउन्टर / synchronous up down counter
39	उन्नत माइक्रेप्रोसेसर में केच मेमोरी का प्रयोग के लिए किया जाता है
	In advanced microprocessors, cache memories are used to
	المال ماليون (۵) ماليون عنه عنه عنه عنه عنه عنه عنه عنه عنه عن
	(A) प्रोग्राम तथा डाटा के चालू सक्रिय खंड को धारित करने के लिए/ hold the current active segments of program and data
	(B) बूट कार्यक्रम / boot program
	(C) बृहत फाइल के भंडारण हेतु / store huge files
	(D) स्थिरांक के भंडारण हेतु / store only constants
	·

VHDL में एक द्विनिर्देशित डाटा बस को ____ द्वारा घोषित किया जाता है In VHDL, bidirectional data bus is declared (A) इन / In (B) आउट / Out (C) बफर / Buffer (D) इन आउट / In out IPv4 इंटरनेट पर प्रत्येक होस्ट के लिए कितने बिट्स का इंटरनेट पते प्रयोग किया गया है जिसका होस्ट के साथ सभी संचार में प्रयोग किया जाता है How many bits internet address is assigned to each host on an IPv4 internet which is used in all communications with the host (A) 64 बिट्स / 64 bits (B) 24 बिट्स / 24 bits (C) 32 बिट्स / 32 bits (D) 16 बिट्स / 16 bits 42 बहुसंकेतन का मुख्य कार्य है / The primary function of the multiplexing is (A) संप्रेषित संकेत के एक विस्तृत रेंज से एक रेडियो चैनल का चयन करना to select one radio channel from a wide range of transmitted signals (B) एक निश्चित चैनल को एक संकेत की आवृत्ति रेंज के साथ मिलाना to match the frequency range of a signal to a particular channel (C) एक संकेत का बैंडविस्तार को कम करना to reduce the bandwidth of a signal (D) एकल संचार चैनल का उपयोग करने हेतु अनेक संकेतों को प्रवेश करने देना to allow a number of signals to make use of a single communication ईथरनेट नेटवर्क में, आई.पी. पते पर पैकेट्स आधारित को अग्रेषित करने में किस उपकरण का प्रयोग किया जाता है In an Ethernet network which device is used to forward the packets based on IP Address (A) हब / Hub (B) स्विच / Switch • (C) ब्रिड्ज / Bridge (D) राउटर / Router

Question	Booklet	Series	-£
----------	---------	--------	----

44	निम्नलिखित द्वार में से किस में आउटपुट उच्च होगा, यदि तथा केवल सभी-इनपुट उच्च
	स्थिति पर हों तो
	In which of the following gates, the output is high if and only if all inputs are high
	(A) NOT
	(B) XOR
	(C) OR
	(D) AND
45	अष्टधारी संख्या के अंक को निरूपित करने के लिए आवश्यक द्विआधारी बिट्स की अधिकतम
	संख्या है
	The maximum number of binary bits required to represent a digit of octal
	number is
i.	(A) 3
	(B) 2
	(C) 5 (D) 4
46	संसूचक जो त्रुटि संभाव्यता को न्यूनतम करता है, को कहते हैं
	The detector that minimizes the error probability is called as
	(A) न्यूनतम संभाविता संसूचक / Minimum likelihood detector
	(B) अधिकतम संभाविता संसूचक / Maximum likelihood detector
	(C) औसतन संभावित संसूचक / Mean likelihood detector
	(D) यादच्छिक संभाविता संसूचक / Random likelihood detector
47	बेतार के LAN के लिए IEEE 802.11 मानक द्वारा किस बहु अभिगम तकनीक का प्रयोग
	किया गया है
	Which multiple access technique is used by IEEE 802.11 standard for wireless
	LAN
:	(A) CDMA
	(B) CSMA/CA
	(C) ALOHA
	(D) TDMA

48	माध्यम जो उच्च आवृत्ति रेडियो तरंगों को वापस भूमि को परावर्तन करता है, को कहते हैं।
	The medium which reflects high frequency radio waves back to earth is
	(A) आयनमंडल / Ionosphere
	(B) समतापमंडल / Stratosphere
	(C) जैवमंडल / Biosphere
	(D) क्षोभमंडल / Troposphere
49	अंकीय इलेक्ट्रॉनिकस षोडशमलव 10101 के दशमलव संख्य के समान है
	Hexadecimal equivalent of the decimal number 10101 is
	(A) 15
	(B) 23565
	(C) 1010
	(D) 2775
50	श्वेत रव का स्पेक्ट्रमी घनत्व है
	Spectral density of the white noise is
	(A) एकसमान / Uniform
	(B) चरघांतांकी / Exponential
	(C) घाउसीय / Gaussian
	(D) प्वास / Poisson
İ	
51	8051 सूक्ष्मिनियंत्रक में, निम्न में से कौन सा विवरण सही है?
	In 8051 microcontroller, which of the following statements is TRUE?
	(A) स्टैक संकेतक का सीधा पता 80H है तथा यह केवल बिट की ओर संकेत करता है
	Stack Pointer Direct address is 80H and it is only Bit addressable
	(B) स्टैक संकेतक का सीधा पता 90H है तथा यह केवल बाइट की ओर संकेत करता है
	Stack Pointer Direct address is 90H and it is only Byte addressable
	(C) स्टैक संकेतक का सीधा पता 81H है तथा यह केवल बिट की ओर संकेत करता है
	Stack Pointer Direct address is 81H and it is only Bit addressable
	(D) स्टैक संकेतक का सीधा पता 81H है तथा यह केवल बाइट की ओर संकेत करता है
	Stack Pointer Direct address is 81H and it is only Byte addressable

Question	Booklet	Series	-B
----------	---------	--------	----

52	'C प्रोग्रामिंग' में 'ब्रेंक विवरण' का प्रयोग से बाहर निकलने के लिए किया जाता है।
	The 'break' statement in 'C programming' is used to exit from
	(A) एक 'यदि' विवरण / an 'if' statement
	(B) एक 'for'ल्प / a 'for' loop
	(C) एक कार्यक्रम / a program
	(D) मुख्य () प्रकार्य / the main () function
53	'C' में पूर्वसंसाधित्र
33	A Preprocessor in 'C' is
	A Freprocessor in Cols
	(A) वास्तविक संकलन प्रक्रिया शुरु होने के पहले कार्य को निष्पदित करने हेतु
	संकलित करने के लिए निर्देश/
	a directive to compiler to perform things before the actual
	compilation process starts
	(B) संसाधित्र प्रक्रिया के पूर्ण होने के बाद कार्य को निष्पादित करने हेतु संकलित
	करने के लिए निर्देश/
	a directive to compiler to perform things after the compilation process
:	(C) संसाधित्र को निर्देश देना जो कार्यक्रम को निष्पादित करता है/
	a directive to the processor which executes the program
	(D) कार्यक्रम के पठनसामर्थ्य की वृद्धि हेतु एक व्याख्यात्मक विवरण/
	a commentary statement to enhance the readability of the program
54	8051 माइक्रोनियंत्रक में एक 24 MHz दोलित्र का यदि उपयोग किया जाता है, कालमापित्र
54	द्वारा एक वृद्धि करने हेतु लिया गया समय है।
	If a 24 MHz Oscillator is used in 8051 microcontroller, the time taken for
	Timer to make one increment
	(A) 1 μ sec
	(B) 2 μ sec
	(C) 0.5 μ sec
,	(D) 0.24 μ sec

55	'C प्रोग्रामिंग' में यदि की-बोर्ड के द्वारा पूर्णांक को प्रवेश कराना है तो, किस कार्यप्रणाली
	का प्रयोग किया जाता है?
	In 'C programming', if an Integer is to be entered through the keyboard, which
	function would be used?
	(A) गेट्स() / gets()
	(B) गेट्चे() / getche()
	(C) गेट्चर() / getchar()
	(D) स्केनफ() / scanf()
	·
56	लोड धारा हमेशा में ऋणात्मक रहती है
. 50	Load current is always negative in
	Logar darrent le antayo nogative in
	(A) ई प्रकार के छिन्नक / Type E Chopper
	(B) सी प्रकार के छिन्नक / Type C Chopper
	(C) बी प्रकार के छिन्नक / Type B Chopper
	(D) ए प्रकार के छिन्नक / Type A Chopper
57	तार्किक अभिव्यक्ति (A+B) (A+C) के समान है
37	Logical expression (A+B) (A+C) is equal to
	Logical expression (ALD) (ALO) is equal to
	(A) A+B+C
	(B) A+B.C
	(C) A.B+A.C
	(D) A.B.C
	THE L = 12 A TOTAL OLD A
58	यदि l _c = 12 mA तथा l _B = 0.4 mA टांजिस्टर में की डी.सी. बीटा होगी।
	If $I_C = 12$ mA and $I_B = 0.4$ mA, the transistor would have a DC beta of
	(A) 20
	(A) 20 (B) 10
	(C) 12
	(D) 30

Question Booklet Series -B

59	पावर बी.जे.टी. में, के लिए 'संग्राहक अपवाह क्षेत्र' को सम्निविष्ट किया गया है
	'Collector drift region' is introduced in Power BJT to
	(A) बृहत धारा लब्धि को बनाए रखने हेतु / maintain large current gain
	(B) बेस धारा को कम करने हेतु / reduce base drive current
	(C) ऑफ स्टेट के दौरान बृहत मात्रा में वोल्टेज को ब्लॉक करने हेतु
	block large voltage during OFF state
	(D) धारा संकुल को कम करने हेतु / reduce current crowding
:	
60	8051 सूक्ष्मनियंत्रक के SCON रजिस्टर में बिट बी3 को इंगित करता है
	Bit B3 in SCON register of 8051 microcontroller indicates
	Dif D2 III 20014 fedizing of po21 functional indicates
	(A) 8वें बिट को प्राप्त करना / received 8 th Bit
	the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the state of the s
	Y C 3 3 C 1 C 1 C 1 C 1 C 1 C 1 C 1 C 1 C
	(C) 9वें बिट को प्रेषित करना / transmitted 9 th Bit
٠	(D) 9वें बिट को प्राप्त करना / received 9 th Bit

रफ वर्क /Rough work

TASI